Опыт создания пятиканального СВЧ приёмного модуля Ки диапазона

Д.В. Бабинцев, А.С. Жерновенков, А.С. Каменьков, Е.В. Муштайкин

АО «НПП «Исток» им. Шокина»

Аннотация: рассмотрены проблемы создания пятиканального СВЧ приёмного модуля Ки диапазона, а также пути их решения. Изложены требования, предъявляемые к модулю на этапе разработки. Приведены результаты проектирования, изготовления и анализ полученных результатов при создании СВЧ модуля. Показаны структурная схема и конструкция модуля. Приведены параметры опытных образцов модуля.

Ключевые слова: СВЧ приёмный модуль, защитное устройство, аттенюатор, коэффициент шума.

1. Введение

Создание пятиканального СВЧ приёмного модуля, обеспечивающего защиту приёмных каналов, от просачивающейся мощности передатчика, возможность включения входного аттенюатора с помощью внешнего сигнала управления, усиление входного СВЧ сигнала и его преобразования в сигнал ПЧ, стробирование СВЧ и ПЧ сигналов представляет собой сложную инженерную задачу, успешное решение которой возможно только при оптимальном сочетании схемотехники, конструкции и технологии изготовления.

Основные требования, предъявляемые к приёмному модулю: Центральная частота рабочего диапазона выходных частот, ГГц 0,54-0,5 не более 5.5 Коэффициент шума, дБ 30-36 Коэффициент передачи, дБ ВГЛАХ по входу K_{π} на 1 дБ, дБ/Вт: - при выключенном аттенюаторе минус 55 - при включенном аттенюаторе минус 25 Подавление по зеркальному каналу приёма в полосе $f_{\Pi\Psi}$, дБ не менее 45 Глубина стробирования сигнала СВЧ по стробу АТТ, дБ 30-35 Глубина стробирования сигнала по стробам ВЧ и ПЧ, дБ не менее 80 Развязка между каналами, дБ не менее 35 КСВ(Н) сигнальных входов, ед не более 1,7 Время восстановления коэффициента передачи после воздействия импульсной СВЧ мощности 15Вт (τ =600 нс, Q=3), нс (при уменьшении K_{π} на 1 дБ), нс не более 100

2. Конструкция

Анализ предъявляемых требований показывает, что основные трудности при разработке приёмного модуля связаны с выполнением требований по энергопотреблению, по подавлению зеркального канала, по обеспечению ВГЛАХ при достаточно высоком уровне входного сигнала, КСВ(Н) входа. Исходя из этого была разработана структурная схема модуля, в которой можно реализовать заданные электрические параметры. Структурная схема модуля приведена на рис.1

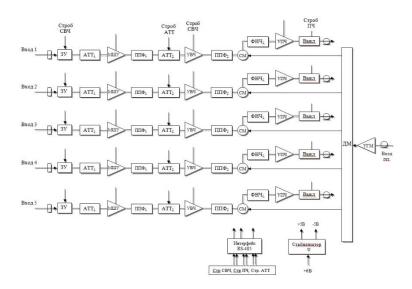


Рисунок 1. Структурная схема модуля

Как видно из рисунка, приёмный модуль состоит из 5-ти идентичных по своему составу приёмных каналов. Каждый из каналов содержит следующие элементы: волноводно-микрополосковый переход, защитное устройство, аттенюатор (15 дБ), МШУ, аттенюатор (17дБ), усилитель СВЧ, полосно-пропускающий фильтр (ППФ), смеситель, выключатель ПЧ, усилитель промежуточной частоты (УПЧ), коаксиальный разъём на выходе. В состав модуля также входят усилитель гетеродинной мощности (УГМ), пятиканальный делитель гетеродинной мощности (ДГМ) и схема управления.

Усилитель гетеродинной мощности (УГМ) выполнен с использованием микросхемы HMC441 производства фирмы Hittite с коэффициентом усиления 15,5 дБ и выходной мощностью в насыщении +22дБм. Пятиканальный делитель гетеродинной мощности (ДГМ) реализован на мостах Уилкинсона и ответвителе.

Схема управления, содержит стабилизатор напряжения (+5 B), преобразователь напряжения (-5 B), драйверы управления, приёмники интерфейса RS485 для управляющих напряжений «Строб ВЧ», «Строб АТТ», «Строб ПЧ».

Защитное устройство (ЗУ) реализовано в микрополосковом исполнении с применением ограничительного диода КРПГ.757631.008 (ТС0.734.007ТУ) («Параграф») и обеспечивает глубину запирания около 35 дБ.

Входной малошумящий усилитель (МШУ) выполнен на основе микросхем HMC516 производства фирмы Hittite с коэффициентом шума 1,8 дБ и коэффициентом усиления 20 дБ. Усилитель СВЧ второго каскада выполнен с использованием микросхемы HMC462 производства фирмы Hittite с коэффициентом шума 2,5 дБ и коэффициентом усиления 15 дБ.

Управляемый аттенюатор, обеспечивающий расширение динамического диапазона в режиме приёма и увеличение глубины запирания в режиме передатчика, выполнен с использованием диодов 2A553A-3 (аA0.339.435 ТУ) и состоит из 2-х секций 15 дБ и 17 дБ. Секция аттенюатора 15 дБ конструктивно совмещена на едином основании с защитным устройством.

Полосно-пропускающий фильтр (ПП Φ) выполнен на основе связанных микрополосковых линий и состоит из двух секций.

Балансный смеситель выполнен с использованием диодов СВЧ 2A131A-3 (аA0.339.435 ТУ). Потери преобразования составили около 8 дБ.

Выключатель ПЧ выполнен на основе микросхемы HMC270MS8G производства фирмы Hittite и обеспечивает развязку не менее 43 дБ.

Усилитель промежуточной частоты (УПЧ) выполнен с использованием

микросхемы SGA-3463 производства фирмы – SIRENZA MICRODEVICES с коэффициентом шума 2,5 дБ и коэффициентом усиления 23 дБ.

Стабилизатор напряжения (+5B) представляет собой 2 микросхемы LT1129IST-5 производства фирмы – Linear Technology

Для стробирования питания усилителей использовался транзистор IRLML5203 производства фирмы «International Rectifier»

Преобразователь (-5В) реализован с использованием микросхемы MAX889SESA производства фирмы Maxim Integrated. В качестве драйверов управления использовались микросхемы MADRCC0005 производства фирмы M/A-COM. Для повышения помехоустойчивости по цепям управления «Строб ВЧ», «Строб АТТ», «Строб ПЧ». в модуле использовался интерфейс RS485 с использованием микросхемы ADM485AR производства фирмы Analog Devices.

Конструкция модуля монолитно-интегральная в металлическом корпусе с волноводными входами и коаксиальными выходами. Корпус модуля изготовлен из алюминиевого сплава Д16Б, обеспечивающего жесткость конструкции и хорошую теплопроводность. Покрытие корпуса — никелевое (ХимН18Н1), обеспечивающее необходимую паяемость при сборке и защиту от агрессивной среды. Крышки изделия изготавливаются из алюминиевого сплава АМцМ с последующим покрытием ХимН18Н1.

Гибридные интегральные схемы реализованы с использованием поликоровых подложек толщиной 0,25мм и 0,5 мм. В качестве материала оснований ГИС использовался ковар 29НК-НТ, а для защитного устройства — псевдосплав МД-50, обладающий хорошей теплопроводностью, обеспечивающий отвод тепла от ограничительного диода. При сборке корпуса используется ступенчатая пайка с использованием припоя трубчатого 0,5 мм СW-802 Indium ($Tnn=179^{\circ}$ С), пасты паяльной ППВ-190 ($Tnn=180^{\circ}-190^{\circ}$ С), припоя ПИнСр-3 ($Tnn=141^{\circ}$ С). Для пайки плат на основания применяется припой (лента 80AU/20SN STRIP S-ST, .375X.001" SPM (9,5x0,025) (золото-олово; $Tnn=\approx 280^{\circ}$ С)). Микросхемы и чип-конденсаторы приклеиваются клеем 949-С. При сборке узлов используется термозвуковая и контактная сварки.

На плате управления, изготовленной из стеклотекстолита СФ-2-35 Γ -1, установлены выключатель ПЧ, УПЧ, стабилизаторы напряжения (+5B), преобразователь напряжения (-5B), драйверы управления и микросхемы интерфейса RS485.

Внешний вид модуля представлен на рис.2.

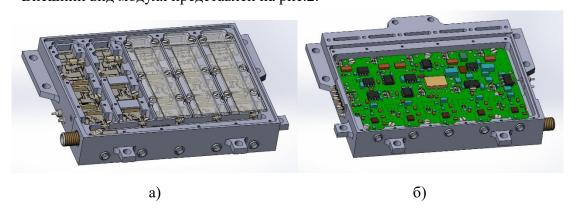


Рисунок 2. Внешний вид модуля: а) со стороны СВЧ части, б) со стороны НЧ части.

Для обеспечения требований по климатическим воздействиям конструкция корпуса модуля выполнена в герметичном исполнении с использованием впаиваемых

герметичных СВЧ и НЧ вводов, а также заделкой швов между крышками и корпусом вакуумноплотным клеем ТК-8А.

Для подачи сигнала гетеродина использовался коаксиальный переход КРПГ.434511.015 сечением 3.5/1.52 мм; для выходов ПЧ коаксиальные выводы КРПГ.433434.054 сечением 2.4/1.04 мм (типа «SMP»); для подачи сигналов управления выводы КРПГ.433434.005-02, для подачи напряжения питания фильтр КРПГ.433533.002-02.

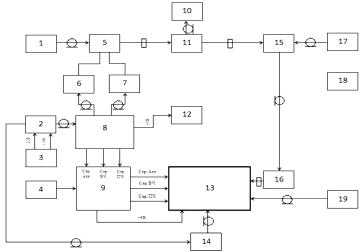
3. Результаты

По разработанной документации были изготовлены опытные образцы, которые успешно прошли предварительные испытания на соответствие заданным требованиям.

Характеристики опытных образцов модулей приведены ниже:

1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	
Центральная частота рабочего диапазона выходных частот, ГГц	$0,54 \div 0,57$
Коэффициент шума, дБ	4,7
Коэффициент передачи, дБ	31,6÷35,5
$B\Gamma$ ЛАХ по входу K_{Π} на 1 дБ, дБ/ B т:	
- при выключенном аттенюаторе	минус 54,6
- при включенном аттенюаторе	минус 24,5
Подавление по зеркальному каналу приёма в полосе $f_{\Pi^{\mathbf{q}}}$, дБ	48,5
Глубина стробирования сигнала СВЧ по стробу АТТ, дБ	31,2÷33,2
Развязка между каналами, дБ	37
КСВ(Н) сигнальных входов, ед	1,6
Время восстановления коэффициента передачи после воздействия имп	ульсной СВЧ
мощности 15Вт (τ =600нс,Q=3),нс (при уменьшении K_{π} 1 дБ), нс	80

Также был разработан стенд измерения времени восстановления коэффициента передачи модуля после воздействующей СВЧ импульсной мощности. Стенд обеспечивает формирование входного сигнала, импульсного сигнала помехи, сигнала гетеродина, импульсных сигналов управления стробами СВЧ, ПЧ, аттенюатора и их синхронизацию. Структурная схема стенда приведена на рис.3.



1—Генератор сигналов Г4-108; 2— Б3Г; 3—Источник питания ТЕС 1300 К; 4—Источник питания ТЕС-23; 5—Усилитель СВЧ КИУ; 6—Модулятор; 7— ВИП; 8— Синхронизатор; 9—Пульт КРПГ 434715.002; 10—Ваттметр М3-56; 11—Волноводный переключатель; 12—Источник питания Б5-71; 13—Испытуемый модуль; 14—Осциллограф 54615В; 15—СВЧ тракт; 16—пятиканальный КВП; 17—Генератор сигналов Г4-111; 18—Мультиметр 34411А; 19—Генератор сигналов Г4-111.

Рисунок 3. Стенд измерения времени восстановления коэффициента передачи после воздействующей СВЧ импульсной мощности

Проведённые на стенде испытания модуля подтвердили его устойчивость к воздействию импульсного СВЧ сигнала. На рис. 4 показана осциллограмма выходного сигнала при воздействии на модуль импульсного сигнала мощностью 15 Вт.

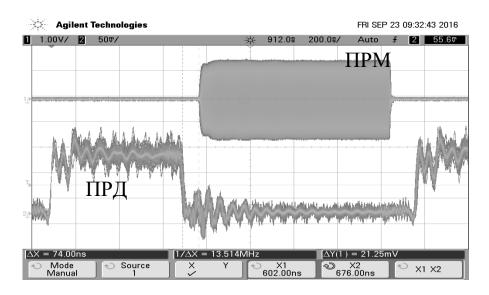


Рисунок 4. Осциллограмма выходного сигнала модуля.

В результате проведённой работы разработан приёмный модуль, соответствующий требованиям технического задания. Изготовлены опытные образцы, проведены предварительные испытания, конструкторской документации присвоена литера «О».

Список литературы

- HMC516-Die Техническое описание и информация // Analog Devices|Semiconductor and Signal Processing IS [Электронный ресурс]. 2013. URL: https://www.analog.com/ru/products/hmc516die.html (дата обращения: 20.04.2021)
- HMC462-Die Техническое описание и информация // Analog Devices|Semiconductor and Signal Processing IS [Электронный ресурс]. 2013. URL: https://www.analog.com/ru/products/hmc462die.html (дата обращения: 20.04.2021)
- 3. HMC441-Die Техническое описание и информация // Analog Devices|Semiconductor and Signal Processing IS [Электронный ресурс]. 2013. URL: https://www.analog.com/ru/products/hmc441-die.html (дата обращения: 20.04.2021)
- 4. SGA3463Z Qorvo // Qorvo [Электронный ресурс]. 2015. URL: https://www.qorvo.com/products/p/SGA3463Z (дата обращения: 20.04.2021)
- 5. IRLML5203 Infineon Technologies // Semiconductor and System Solutions Infineon Technologies [Электронный ресурс]. 2004. URL: https://www.infineon.com/cms/en/product/power/mosfet/20v-250v-p-channel-power-mosfet/irlml5203/ (дата обращения: 20.04.2021)
- 6. MAX889 High-Frequency, Regulated, 200mA, Inverting Charge Pump // Maxim Integrated Analog, Linear and Mixed-Signal Devices [Электронный ресурс]. 2000. URL: https://www.maximintegrated.com/en/products/power/charge-pumps/MAX889.html (дата обращения: 20.04.2021)