УДК: 53.08

Исследование параметров радиационностойкого NPN транзистора в ВЧ и СВЧ диапазоне

А.Н. Петлицкий¹, Т.В. Петлицкая¹, В.А. Пилипенко¹, И.В. Малый¹, В.А. Филипеня¹, Д.И. Дергачёв¹, Ю.А. Марудо¹, В.М. Борздов²

¹ОАО «Интеграл»

²Беларусский Государственный Университет

Аннотация: проведены исследования ВАХ и ВФХ NPN транзисторов, а также исследования ВАХ в условиях воздействия накопленной дозы γ-квантов. Проведены исследования динамических параметров NPN транзисторов и определены время пролета носителей через базу и граничная частота.

Ключевые слова: радиационно-стойкая ИМС, биполярная аналоговая ИС, техпроцесс, элементная база

1. Введение

Наиболее перспективным для реализации широкого ряда быстродействующих, широкополосных, микромощных, радиационно-стойких, малошумящих аналоговых интегральных микросхем, является биполярный комплементарный техпроцесс, так как позволяет получить на одном кристалле NPN и PNP транзисторы с идентичными статическими и динамическими параметрами.

2. Подготовка образцов и экспериментальные результаты

Расчет конструктивных параметров структуры элементов с использованием программного пакета ТМА. Моделирование процесса проводилось по маршруту изготовления.

Моделирование ВАХ основных параметров элементной базы проводился для следующих элементов:

- вертикальный NPN – транзистор;

- вертикальный PNP – транзистор;

- тест на изоляцию между N+скрытыми слоями.

На основании проведенного расчета уточнены режимы формирования активных областей. Расчетные значения вольтамперных характеристик, полученные в результате проведения технологического моделирования, приведены в таблице 1.

Наименование элемента	Параметр	Расчетное	Требования	
		значение	MIN	MAX
	Вст (Іб=1 мкА)	135	60	150
Рабочий вертикальный NPN	Uкэ (B) (I=10 мкА)	13	8	15
транзистор (Sэ=1,5×6 мкм ²)	Uэб (В) (I=10 мкА)	4,5	4	6
	Uкб (B) (I=10 мкА)	30	15	30
Напряжение пробоя изоляции между N+скрытыми слоями	Uпр (В) (I=10 мкА)	39	16	50

На рисунке 1 приведено сечение рассчитанного NPN транзистора и на рисунке 2 тест на изоляцию.



Рисунок 1. Вертикальное сечение рассчитанного NPN транзистора



Рисунок 2. Вертикальное сечение рассчитанного теста на изоляцию между N+скрытыми слоями

После изготовления тестовой матрицы было проведено исследование вертикальной структуры элементной базы высокочастотных радиационно-стойких биполярных аналоговых микросхем. На рисунках 3 и 4 приведены РЭМ-фото изготовленного NPN транзистора.



Рисунок 3. РЭМ-фото скола через NPN транзистор



Рисунок 4. РЭМ-фото скола через эмиттерную область транзистора

На изготовленных пластинах тестовой матрицы проведены исследования вольтамперных характеристик элементной базы:

- измерения ВАХ в диапазоне температур: НУ, -30 °С и +125 °С;

– исследования ВАХ транзисторов в условиях воздействия накопленной дозы γ -квантов 10⁶ рад (фактор 7И₇).

Исследования динамических параметров включает в себя:

- измерения емкостей p-n переходов транзисторов;

- моделирование процесса, расчет времени пролета носителей через базу;

– определение граничной частоты.

После измерений ВАХ и ВФХ элементной базы в диапазоне температур была проведена экстракция SPICE параметров, рассчитаны удельные емкости p-n переходов и рассчитаны температурные коэффициенты сопротивления.

На рисунке 5 приведены зависимости результатов исследования транзисторов до и после воздействия спецфактора 7И₇ (у -кванты) с накопленной дозой 10⁶ рад.



Рисунок 5. Зависимость коэффициента усиления NPN транзистора от тока в базу до и после воздействия фактора 7И₇

Как следует из полученных данных, после воздействия спецфактора 7И₇ наблюдается падение коэффициентов усиления транзисторов на малых токах в базу (менее 10 мкА).

Времена пролета носителей через базу NPN транзисторов в (tf) прямом и инверсном (tr) включении определены из результатов приборно-технологического моделирования с помощью пакета TCAD:

 $-tf=3.0\cdot10^{-11} c, tr=1.0\cdot10^{-11} c.$

Расчет граничной частоты транзисторов был проведен на основе замеренных емкостей p-n переходов. Моделирование транзисторов было проведено с использованием программы SPECTRE (version 5.0.33). Результаты моделирования проиллюстрированы на рисунке 6.



Рисунок 6. Зависимость расчета граничной частоты NPN транзисторов от тока в базу Максимальные значения граничной частоты ft транзистора достигается при уровне базового тока Ib=50 мкА.